Recruit Information

エレクトロニクスエンジニア

□□□□□□□ ￥250,000 〜 □□□□□□□□□□□□□□□□: □□□□□□□□□□□□□□□□ □□□□□□□□□□:
osaka,aichi,tokyo JOB CODE : 4603-0

□□□□□□□ □□□□□□□□□□	business level
□□□□□□□□□□□□□□□□□□ □□□□□□□□□□□□□□	3年以上の設計経験がある方。
□□□□□□□□□□□□ / □□□□□□□□□□	□□□□□□□□□□□□□(□□□□□□□□□□□□□□□□□)
□□□□□□□□□□	埼玉 就業先は主に首都圏（東京、神奈川、埼玉）になります。
□□□□□□□□□□□□□□□□□□	9:00-18:00
□□□□□□□□□□□□□□□□□□ □□□□□□□□□□□□	想定年収350万円〜 経験、スキルを考慮し、入社前に提示します。
□□□□□□□□□□□□□□□□□□ □□□□□/□□□□□□□□□	自動車、航空宇宙、医療機器、鉄道、家電、工作機器等、大手メーカーを中心とする開発、設計業務です。 ・ アナログ回路設計 ハイブリッド/電気自動車向けエンジン制御システムのHW開発、ADASカンレン、車載制御用次世代マイコンと回路の開発設計、超音波センサーの開発、有機EL駆動システムにおける基板設計、IOT対応生産装置の制御基板回路設計、循環器医療機器製品の電源回路設計 等 ・ デジタル回路設計 車両間通信モジュール用LSIのRTL設計・検証、車載AIのFPGA回路設計および自律制御アルゴリズム開発、CMOSイメージセンサー開発におけるFPGA設計、デジアナ混載LSIの回路設計 等 年間休日122日（2018年度）、有給取得率80%、産前産後休業、育児休業、介護休業等、福利厚生も充実しています。 ■ 年収例 年収例1：35歳（経験10年）グループリーダー 880万円（月収51万円 + 賞与） 年収例2：29歳（経験5年）チームリーダー 640万円（月収42万円 + 賞与） 年収例3：27歳（経験5年）メンバー 475万円（月収28万円 + 賞与）
□□□□□□□□□□□□□□□□	IT/WEB Development,□□□□□□□□□□□□□□□□□□□□
□□□□□□□□□□□□□□□□□□	□□□□□□□□□□□□□□□□□□□□